

RST A5 RX A4 TX A3 D2 A2 D3* A1 D4 A0 +V GND GND AREF X1 AVCC X2 D13 D5* D12 D6* D11 D7 D10 D8 D9

RST A5 RX A4 TX A3 D2 A2 D3* A1 D4 A0 +V GND GND AREF X1 AVCC X2 D13 D5* D12 D6* D11 D7 D10 D8 D9

RST A5 RX A4 TX A3 D2 A2 D3* A1 D4 A0 +V GND GND AREF X1 AVCC X2 D13 D5* D12 D6* D11 D7 D10 D8 D9

RST A5 RX A4 TX A3 D2 A2 D3* A1 D4 A0 +V GND GND AREF X1 AVCC X2 D13 D5* D12 D6* D11 D7 D10 D8 D9

RST A5 RX A4 TX A3 D2 A2 D3* A1 D4 A0 +V GND GND AREF X1 AVCC X2 D13 D5* D12 D6* D11 D7 D10 D8 D9

RST A5 RX A4 TX A3 D2 A2 D3* A1 D4 A0 +V GND GND AREF X1 AVCC X2 D13 D5* D12 D6* D11 D7 D10 D8 D9